

## VeriPy-AI

Python based AI-supported Chip Verification

---

<b>Programm / Ausschreibung</b>	IWI 24/26, IWI 24/26, Basisprogramm Ausschreibung 2025	<b>Status</b>	laufend
<b>Projektstart</b>	01.01.2026	<b>Projektende</b>	31.12.2026
<b>Zeitraum</b>	2026 - 2026	<b>Projektlaufzeit</b>	12 Monate
<b>Projektförderung</b>	€ 66.511		
<b>Keywords</b>			

---

### Projektbeschreibung

VeriPy-AI ist ein KI-gestütztes Framework für die Verifikation digitaler Hardware. Das Tool automatisiert Testbenches und Code-Portierungen mittels Large Language Models (LLMs) und ermöglicht damit schnellere, zuverlässigere Verifikation - ohne teure Lizenzen. Durch die Nutzung von Python und Open-Source-EDA-Tools wie cocotb oder Verilator wird der Zugang zur professionellen Chipprüfung radikal vereinfacht. VeriPy richtet sich an Start-ups, KMU und Bildungseinrichtungen und macht Enterprise-Level-Verifikation erstmals erschwinglich und flexibel einsetzbar.

### Projektkoordinator

- semify GmbH

### Projektpartner

- Hausegger, Michael