

VeriPy-AI

Python based AI-supported Chip Verification

Programm / Ausschreibung	IWI 24/26, IWI 24/26, Basisprogramm Ausschreibung 2025	Status	laufend
Projektstart	01.01.2026	Projektende	31.12.2026
Zeitraum	2026 - 2026	Projektaufzeit	12 Monate
Projektförderung	€ 66.511		
Keywords			

Projektbeschreibung

VeriPy-AI ist ein KI-gestütztes Framework für die Verifikation digitaler Hardware. Das Tool automatisiert Testbenches und Code-Portierungen mittels Large Language Models (LLMs) und ermöglicht damit schnellere, zuverlässigere Verifikation – ohne teure Lizenzen. Durch die Nutzung von Python und Open-Source-EDA-Tools wie cocotb oder Verilator wird der Zugang zur professionellen Chipprüfung radikal vereinfacht. VeriPy richtet sich an Start-ups, KMU und Bildungseinrichtungen und macht Enterprise-Level-Verifikation erstmals erschwinglich und flexibel einsetzbar.

Projektkoordinator

- semify GmbH

Projektpartner

- Hausegger, Michael